

⑫ 公開実用新案公報(U) 平4-126428

⑬ Int. Cl.⁵
H 03 M 5/16

識別記号 庁内整理番号
8836-5 J

⑭ 公開 平成4年(1992)11月18日

審査請求 未請求 請求項の数 1 (全2頁)

⑮ 考案の名称 B/U変換回路

⑯ 実 願 平2-123022

⑰ 出 願 平2(1990)11月23日

⑱ 考 案 者 飯 塚 英 二 東京都港区芝5丁目7番1号 日本電気株式会社内

⑲ 出 願 人 日本電気株式会社 東京都港区芝5丁目7番1号

⑳ 代 理 人 弁理士 熊谷 雄太郎

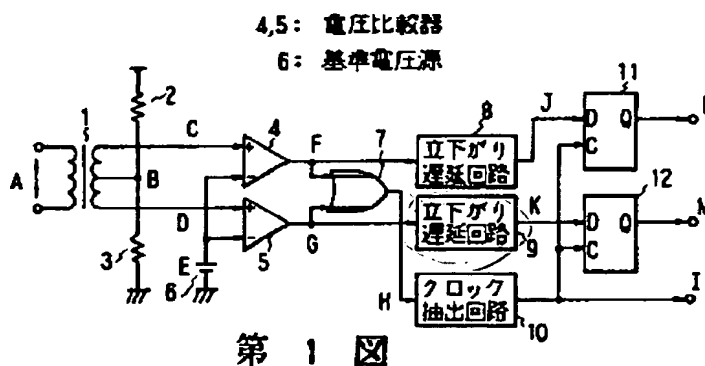
㉑ 実用新案登録請求の範囲

2次側巻線の中点タップ電圧を固定しバイポーラ信号を入力するトランスと、該トランスの正・負各々の出力パルスを共通の基準電圧で識別する2つの電圧比較器と、該2つの電圧比較器の論理和から1/2クロックの位相差を持つクロックを抽出するクロック抽出回路と、前記正・負の電圧比較器の出力の立下がりを1/2クロック遅延させる2つの立下がり遅延回路と、該2つの立下がり遅延回路の出力を前記クロックで読む2つのD-フリップフロップとを含むことを特徴とするB/U変換回路。

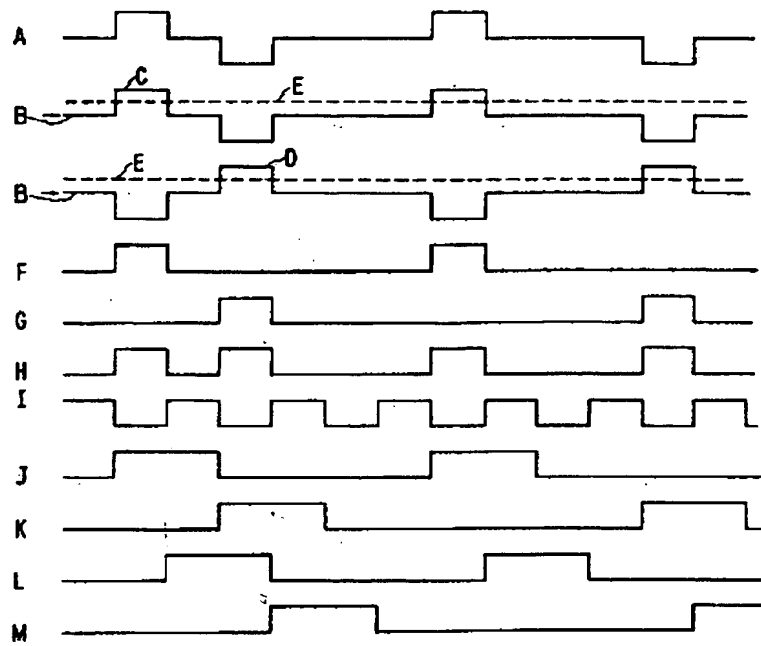
図面の簡単な説明

第1図は本考案の一実施例を示すブロック構成図、第2図は第1図に示した実施例の各部における信号波形図、第3図は従来のB/U変換回路を示すブロック図、第4図は第3図に示したブロック図の各部における信号波形図である。

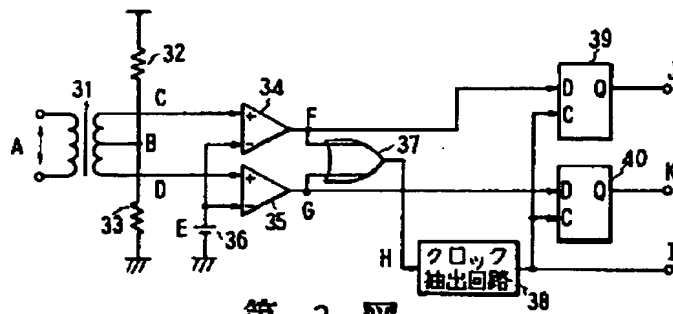
1, 3 1……トランス、2, 3, 3 2, 3 3……抵抗、4, 5, 3 4, 3 5……電圧比較器、6, 3 6……基準電圧源、7, 3 7……OR回路、8, 9……立下がり遅延回路、10, 3 8……クロック抽出回路、11, 12, 3 9, 4 0……D-フリップフロップ。



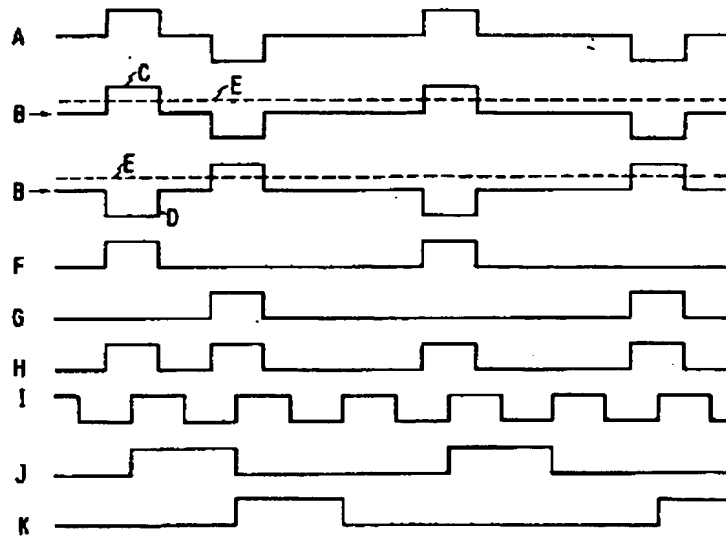
Best Available Copy



第 2 図



第 3 図



第 4 図